

Kapitel 1 Montage

Kennwort löschen (CPW)	2
Auswahl des Flash ROM: EP1, EP2	3
Netzteilanschluß: PWR	4
Datenübertragung von CPU an SRAM: SRAM	4
Externe Taktraten (Bustakt): CLK1, CLK2, CLK3	5
Verhältnis zwischen interner Prozessorfrequenz und Bustakt: FREQ1, FREQ2, FREQ3	5

Kapitel 2 BIOS-Einrichtung

CMOS-Einrichtung	7
Standard CMOS Setup	8
Festplattenkonfiguration	8
Software Turbo Speed	9
BIOS Features Setup	10
Chipset Features Setup	13
Power Management Setup	16
PNP/PCI Configuration Setup	20
Load BIOS Defaults	22
Load Setup Defaults	22
Integrated Peripherals	22
Supervisor/User Password	24
IDE HDD Auto Detection	27
Save and Exit Setup	28
Exit without Saving	28

Diese Seite bleibt absichtlich frei.