

Montage

Das VA-503 verfügt über mehrere Steckbrücken, mit denen die Platine den Ansprüchen des Benutzers angepaßt werden kann. Dieses Kapitel enthält Informationen über die verschiedenen Steckbrückeneinstellung auf der Platine.

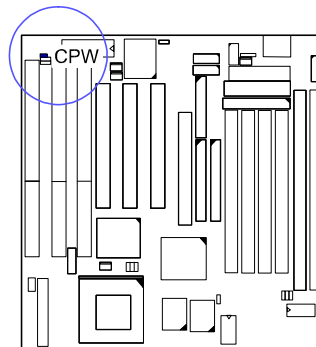
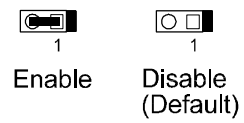
Folgen Sie den nachstehenden Installationshinweisen:

- 1. Schritt
Steckbrücken (Jumper) setzen
- 2. Schritt
Einbau von DRAM- und SDRAM-Modulen
- 3. Schritt
Einbau des Prozessors
- 4. Schritt
Steckkarten einsetzen
- 5. Schritt
Kabel und Netzteil anschließen
- 6. Schritt
BIOS-Einrichtung

ACHTUNG : Wenn Sie mit einem elektrischen Schraubenzieher arbeiten, bitte unbedingt Antistatikarmband tragen. Die empfohlene Drehkraft liegt bei 5 bis 8 kg/cm. Ein höheres Drehmoment könnte die Chippole beschädigen.











Kennwort löschen (CPW)

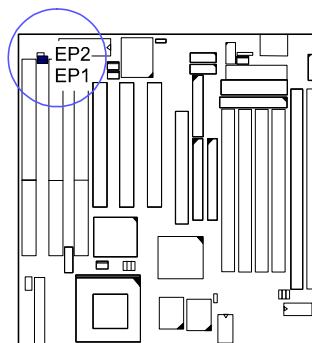
Diese Steckbrücke schaltet die Kennwortkonfiguration ein oder aus. Dies ist notwendig, sollten Sie einmal das Kennwort des Rechners vergessen.



Auswahl des Flash ROM: EP1, EP2

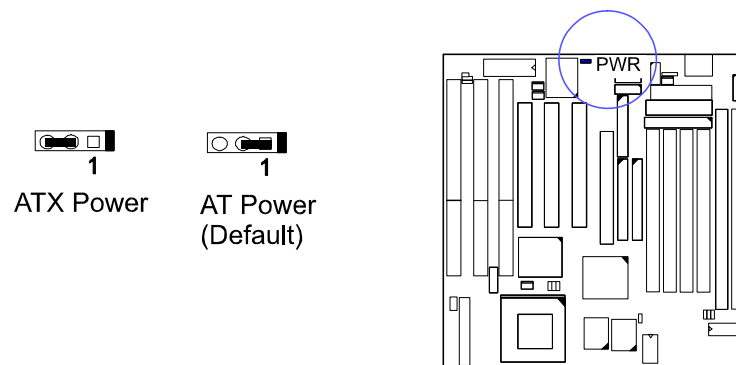
Diese beiden Steckbrücken dienen der Konfiguration des Flash-ROMs. Die Schalter sind ab Werk korrekt eingestellt. Den Flash-ROM-Typ können Sie auf dem Chip ablesen, nachdem Sie die Etikette abziehen.

| Type | EP1 | EP2 |
|-------------------------------|--|--|
| 1MB | | |
| Intel 28F001 MXIC 28F1000 |  1 |  1 |
| SST 29EE010 ATMEL AT29C010 |  1 |  1 |
| 2MB | | |
| Winbond 29C020 |  1 |  1 |
| SST 29EE020 |  1 |  1 |
| ATMEL AT29C020 |  1 |  1 |



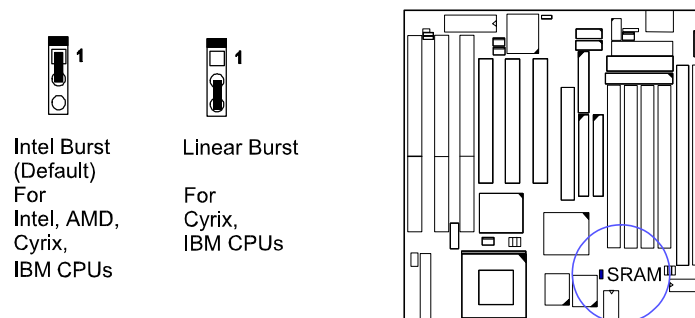
Netzteilanschluß: PWR

Mit diesem Jumper können Sie die Schreib- und Lesemethode zwischen CPU und SRAM festlegen. Bitte lesen Sie unter CN5 für Rechner mit ATX-Netzteil.















Datenübertragung von CPU an SRAM: SRAM

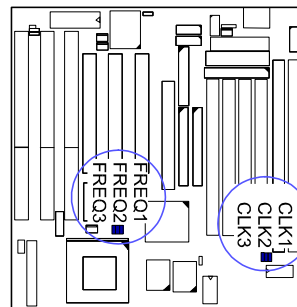
Zur Konfiguration des Schreib-/Lesebetriebs zwischen CPU und SRAM. Wenn im Rechner ein Cyrix- oder IBM-Prozessor installiert ist, setzen Sie die Steckbrücke auf 2-3. Lesen Sie außerdem unter »Linear Burst Mode« in Kapitel 3, BIOS-Einrichtung.



























Externe Taktraten (Bustakt): CLK1, CLK2, CLK3

Die folgende Tabelle zeigt die Steckbrückeneinstellungen für verschiedene CPU-Geschwindigkeiten.

| CPU Freq. | CLK1 | CLK2 | CLK3 |
|-----------|---|---|---|
| 66 MHz |  |  |  |
| 60 MHz |  |  |  |
| 55 MHz |  |  |  |
| 50 MHz |  |  |  |

**CPU-Bus-Frequenz: FREQ1, FREQ2, FREQ3****FREQ2, FREQ3**

Diese drei Steckbrücken werden zur Festlegung des Verhältnisses zwischen interner CPU-Frequenz und Bustakt verwendet.

| Ratio | | FREQ1 | FREQ2 | FREQ3 |
|---------------------------|-------|---|---|---|
| Pentium MMX/ K6/6x86MX | 6x86L | | | |
| 3 x | 4 x |  |  |  |
| 2.5 x | 1 x |  |  |  |
| 2 x | 2 x |  |  |  |
| 3.5 x | 3 x |  |  |  |
| 4 x | ----- |  |  |  |
| 4.5 x | ----- |  |  |  |
| 5x | ----- |  |  |  |
| 5.5 x | ----- |  |  |  |

Diese Seite bleibt absichtlich frei.